

積體電路設計與自動化學位學程 課程架構

必修課程

- 研發實習 1 學期 (碩 K41 M0030、博 K42 D0030)
- 專題討論 4 學期 (碩 K41 M1000、博 K42 D1000)
- 專題研究 4 學期 (碩 K41 M0020、博 K42 D0020)

選修課程

重點領域

數位積體電路 與系統

類比積體電路 與系統

電子設計與 自動化

核心課程

- 電腦輔助積體電路
系統設計

- 類比積體電路

- 演算法

專業課程

- 數位訊號處理架構設計
- 高等積體電路設計
- 數位視訊技術
- 系統晶片設計實驗
- 通信數位積體電路設計
- 高等數位系統設計
- 人工智慧架構與系統設計

- 高等類比積體電路
- 鎖相迴路原理及應用
- 電子電力學
- 混合訊號積體電路設計
- 通訊積體電路設計
- 射頻積體電路設計
- 高速介面積體電路設計
- 生醫電子電路設計

- 系統晶片驗證
- 積體電路測試
- 積體電路實體設計
- 邏輯合成與驗證
- 晶片系統封裝
- 電腦輔助分析與最佳化
- 應用數學邏輯特論
- 車用電子概論

- ◆ 應修最低畢業學分數 (不含必修)：碩士班21學分、博士班(一般生15學分、逕博生27學分)
- ◆ 應修學程專業課程學分數：碩士班至少12學分、博士生至少9學分
- ◆ 應修最低畢業學分數之英語授課學分比例：111學年度入學35%，112學年度入學50%