

# 積體電路設計與自動化學位學程 畢業生未來發展圖

## 畢業

### 就業

### 升學

#### 各級學校

#### 研究機構

#### 相關產業

#### 公職

#### 國內進修

#### 國外進修

- |          |          |                               |        |                           |                           |
|----------|----------|-------------------------------|--------|---------------------------|---------------------------|
| • 教職     | • 機構主管   | • 工程師 (研發、<br>製造、設計、<br>分析人員) | • 公務人員 | • IC設計領域之<br>碩士、博士學<br>位  | • IC設計領域之<br>碩士、博士學<br>位  |
| • 研究助理   | • 研究人員   | • 技術人員                        | • 技術人員 | • 設計自動化領<br>域之碩士、博<br>士學位 | • 設計自動化領<br>域之碩士、博<br>士學位 |
| • 專業技術人員 | • 博士後研究員 | • 博士                          | • 企業主管 |                           |                           |
|          |          |                               | • 自行創業 |                           |                           |